

HARMONOGRAM SZKOLENIA

Nazwa szkolenia:	<i>Programowanie sterowników logicznych Siemens Simatic S7-300/400</i>
Adres szkolenia (zajęcia teoretyczne i praktyczne):	44-100 Gliwice, ul. Bojkowska 35A
Termin realizacji szkolenia:	25-29.10.2021
Liczba uczestników szkolenia:	1

Dzień szkolenia	Godziny szkolenia	Liczba godzin teoretycznych	Liczba godzin praktycznych	Temat zajęć	Prowadzący
25.10.2021	10.00-16.00	2	4	<ul style="list-style-type: none">• Historia i rodzina sterowników SIEMENS• Tworzenie projektu STEP7• Konfiguracja połączenia ze sterownikiem• Tworzenie konfiguracji sprzętowej• Zasady adresacji wejść i wyjść w sterowniku• Podstawowa obsługa jednostki centralnej• Tablica symboli• Zasady pisania programów - struktura i elementy programów• Operacje logiczne• Programy w języku LAD• Narzędzia monitorowania i testowania programu	Grzegorz Czekala
26.10.2021	08.00-16.00	2	6	<ul style="list-style-type: none">• Pamięć sterownika• Podstawy programowania strukturalnego – korzystanie z funkcji bez parametrów• Funkcje FC• Przerzutniki i zbrocza LAD• Elementy programu w FBD• Bramka XOR w FBD• Programy w języku FBD	Grzegorz Czekala

				<ul style="list-style-type: none"> • Tablica zmiennych VAT • Zakresy zmiennych bit, Bajt, WORD, DOUBLE WORD • Kolejność bajtów w słowie 	
27.10.2021	08.00-16.00	2	6	<ul style="list-style-type: none"> • Typy całkowite INT i DINT • Systemy liczbowe (dziesiętny, binarny, szesnastkowy, BCD) • Blok MOVE • Konwertery systemów liczbowych • Funkcje arytmetyczne liczb całkowitych • Licznik • Funkcje porównania liczb całkowitych • Zmienne typu S5Time • Układy czasowe (timer'y) • Pomoc w SIMATIC MANAGER 	Grzegorz Czekala
28.10.2021	08.00-16.00	2	6	<ul style="list-style-type: none"> • Zarządzanie projektem • Archiwizacja projektu • Symulator PLC SIM • Clock Memory – Generator impulsów • Podstawy diagnostyki • Forsowanie zmiennych • Skoki w LAD • Wprowadzenie do języka STL • Narzędzia monitorowania programu w języku STL 	Grzegorz Czekala
29.10.2021	08.00-13.00	2	3	<ul style="list-style-type: none"> • Akumulatory – rejestry w pamięci • Rozkazy operacji na akumulatorach • Konwersja liczb typu całkowitego w STL • Operacje arytmetyczne w STL • Rozkazy porównań INT i DINT w STL • Rozkazy skoków w STL • Liczniki i układy czasowe w STL 	Grzegorz Czekala